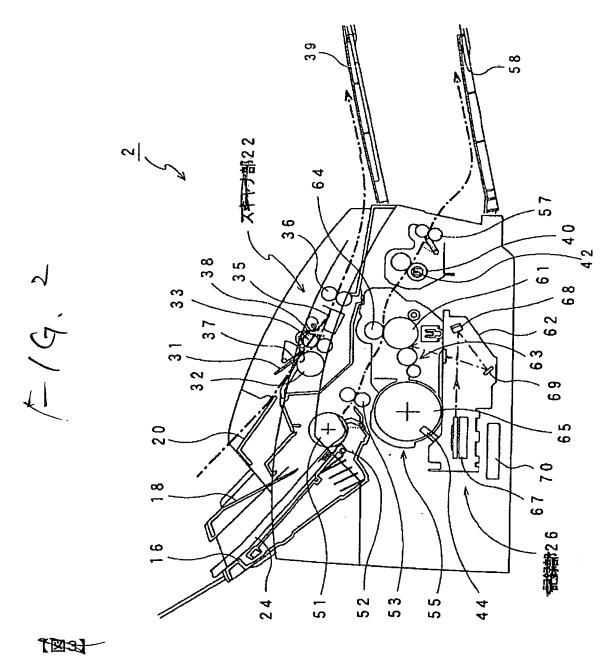
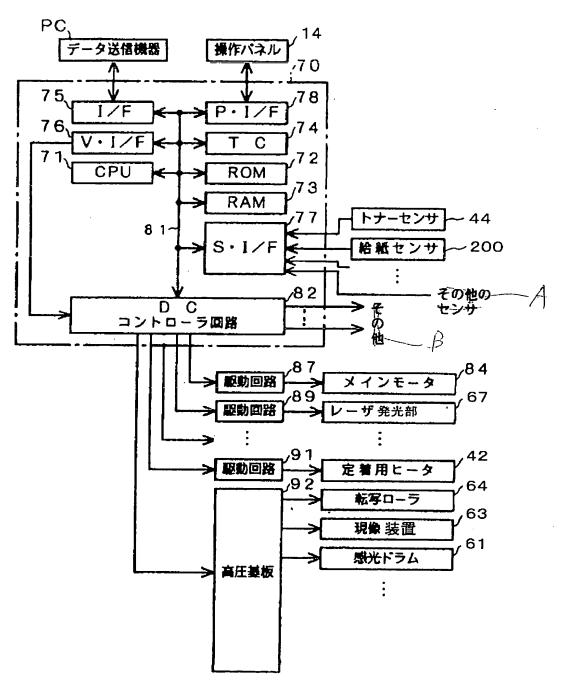


图2]\_

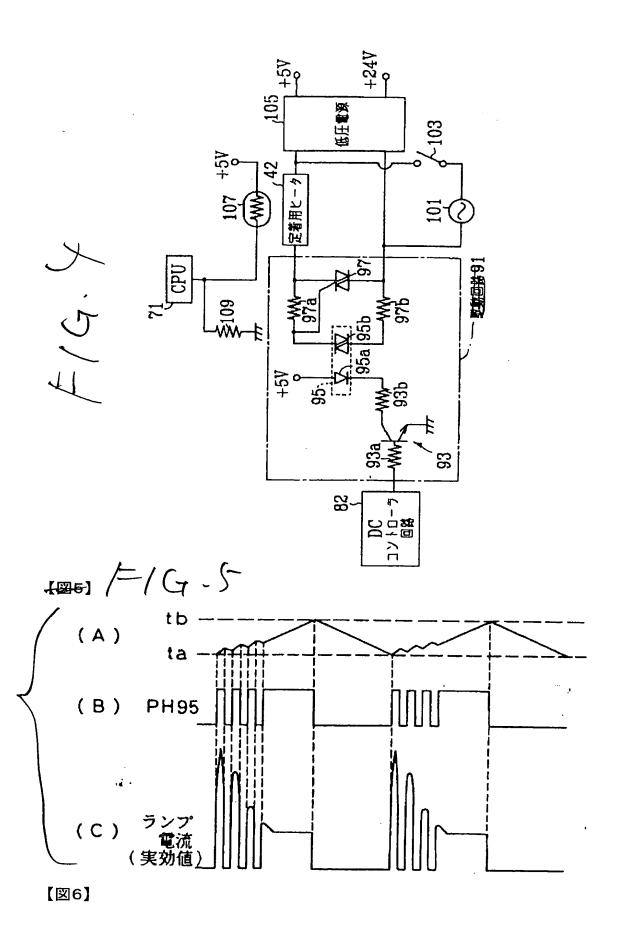
EL. //A.VODODAETO OF . OAVDOOD DOODAAVOODO ADDOODAD ILL.

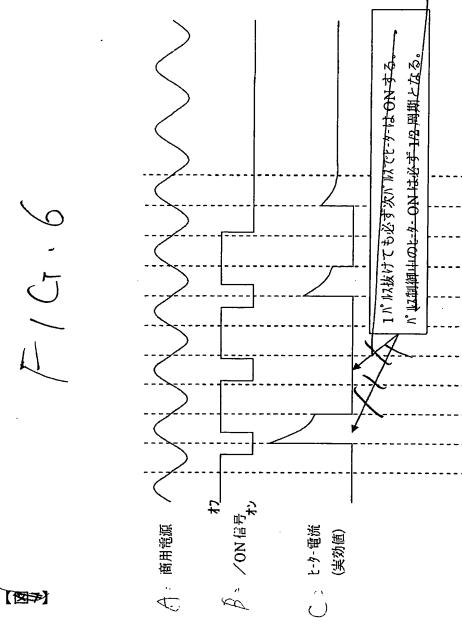


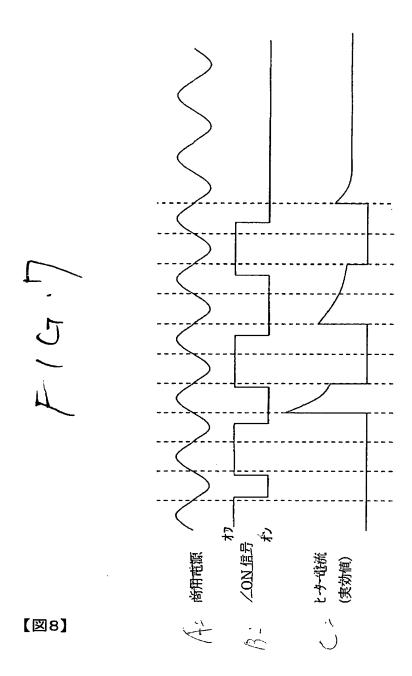


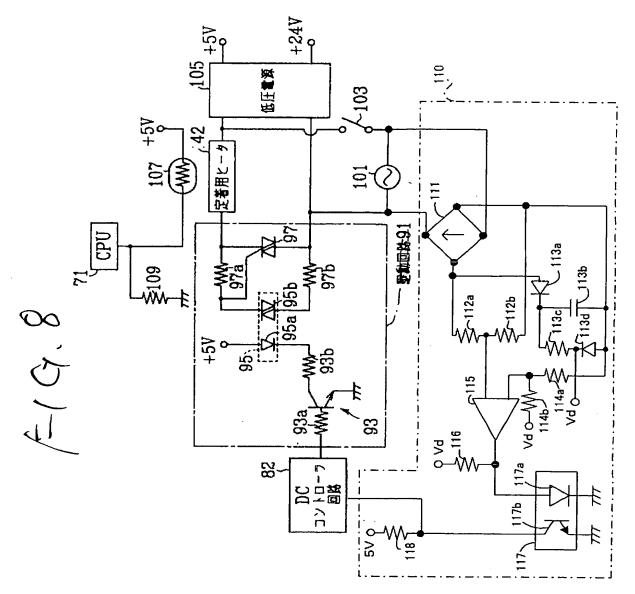


【図4】

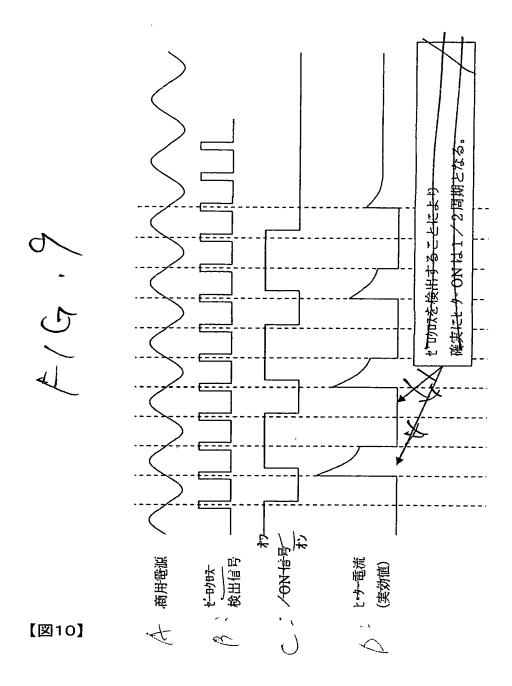


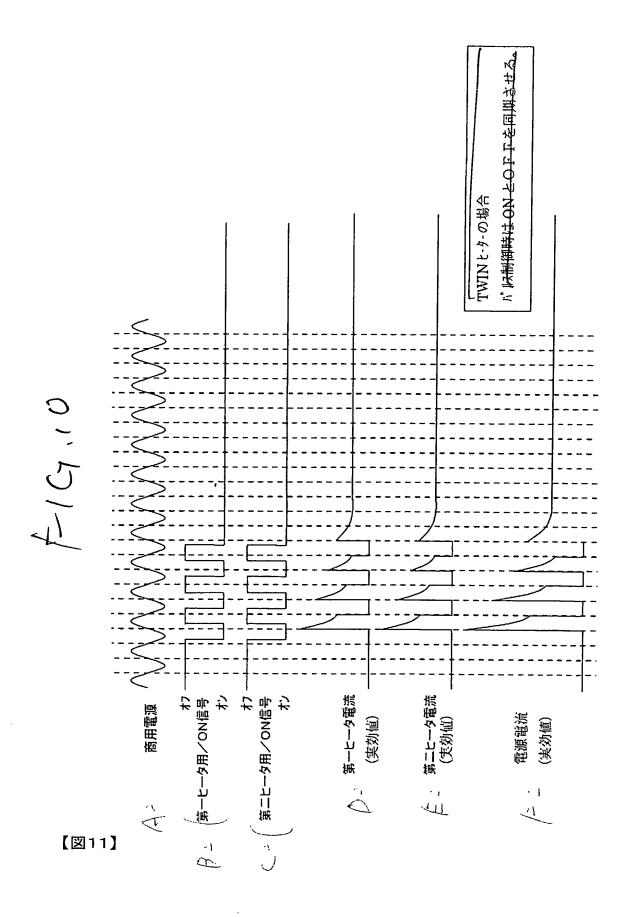


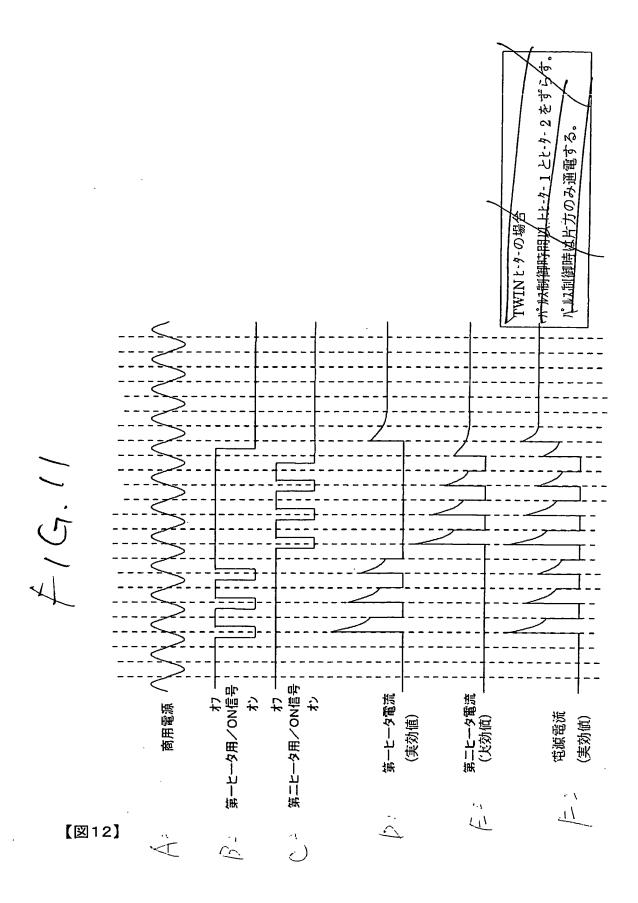


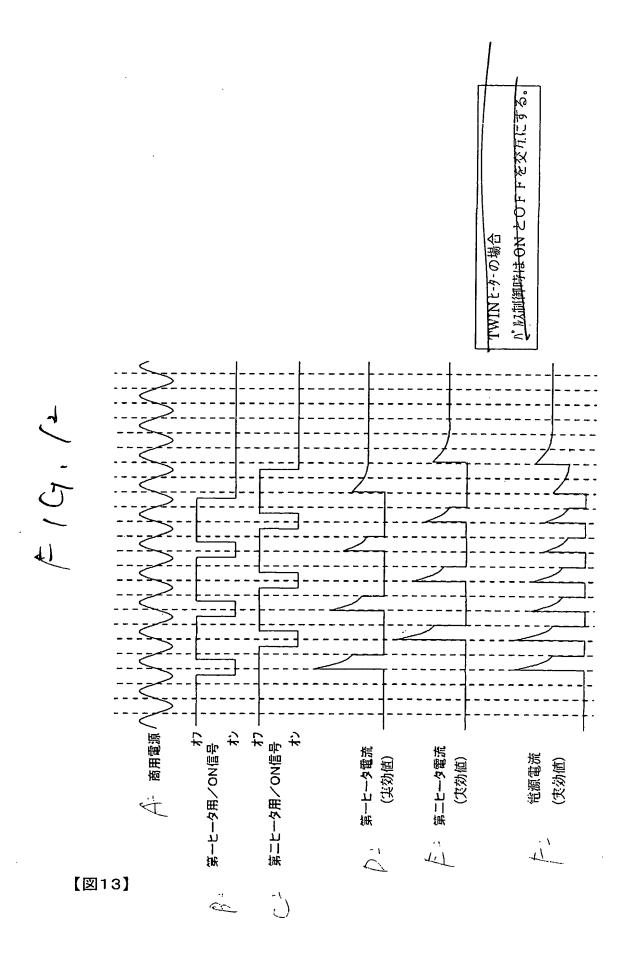


【図9】

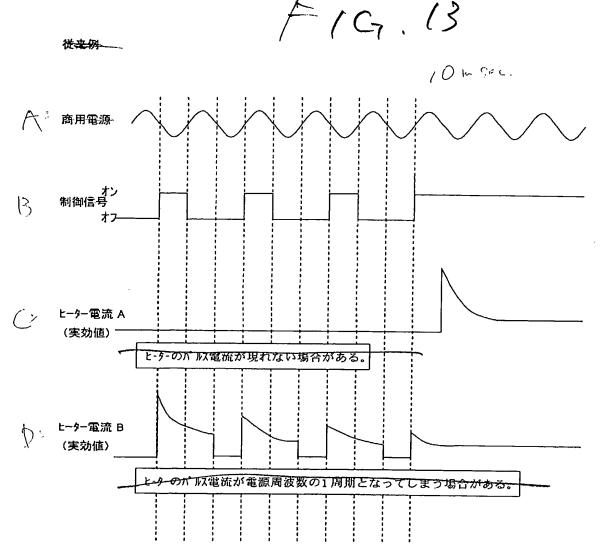








從来例\_\_\_



## 【書類名】要約書

【要約】

【課題】従来よりも確実にフリッカを軽減できる加熱装置等を提供する。

【解決手段】DCコントローラ回路が、ゼロクロス検出回路からのオン信号からオフ信号への変化 時にCPUに対してゼロクロス検出割り込みをかけ、CPU71はゼロクロス検出割り込み時に割り 込み回数をカウントする。このカウントを行うカウンタの値が1の時に/ON信号をオンとし、2の時 に/ON信号をオフとし、3の時には/ON信号をオフのままとした上、カウンタをリセットする。さら にオンにした回数をカウントし、オンにした回数が4回目からは、ゼロクロス割り込みが発生しても 連続的に/ON信号をオンとする。その結果、図に示すタイミングで、/ON信号はオンオフを3回 繰り返し、定着用ヒータ42の電流の実効値は、図に示す値となる。このように従来より確実に商 用電源の電圧値のゼロクロスの際の/ON信号をオン状態またはオフ状態に確定させることがで きる。 【選択図】図9